



- JEDEC UFS 4.0 규격 준수 및 HS-Gear-5 x28nm, MPHY 버전 5.0 및 UniPro 표준 버전 2.0 지원
- 2채널 NAND 플래시 컨트롤러, 1.8V/1.2V IO 운영 및 최대 DDR 5.1/GPI 5.1 NAND 지원
- 자체적 디코딩 모드와 소프트웨어 정보 교환의 보정 디코딩을 지원하는 LDPC ECC 엔진
- 순차 읽기/쓰기 성능: 430MB/s / 400MB/s
- 2024년 동안 양산 계획 예정

- JEDEC UFS 3.1 규격 준수, HS-Gear4 x2 지원, MPHY 버전 4.1 및 UniPro 표준 버전 1.8 지원
- 1채널 NAND 플래시 컨트롤러, 1.8V/1.2V I/O 운영 및 80nm DRR 5.1/ONFI 5.1 NAND 지원
- 자체적 디코딩 모드와 소프트웨어 정교한 고차원의 보정 디코딩을 지원하는 LDPC ECC 엔진
- 순차 읽기/쓰기 성능: 2150MB/s / 1900MB/s
- 현재 양산 진행 중

[www.siliconcommunity.com](#)에서 확인하실 수 있습니다.

과제명: 과목소개이론 이차
전화: 0800 2 3312 6700 x3010

이메일: minnie.ln@siliconmotion.com

부제 관련 연락처: Jason Tsai
이메일: jason.tsai@siliconmotion.com

정책 관련 연락처: 이메일: service@si